

Modulbezeichnung: **Digitale Signalverarbeitung (DSV)** **5 ECTS**
(Digital Signal Processing)

Modulverantwortliche/r: Walter Kellermann

Lehrende: Walter Kellermann, Heinrich Löllmann

Startsemester: WS 2022/2023

Dauer: 1 Semester

Turnus: jährlich (WS)

Präsenzzeit: 60 Std.

Eigenstudium: 90 Std.

Sprache: Englisch

Lehrveranstaltungen:

Digitale Signalverarbeitung (WS 2022/2023, Vorlesung, 3 SWS, Walter Kellermann)

Übung zu Digitale Signalverarbeitung (WS 2022/2023, Übung, 1 SWS, Heinrich Löllmann)

Tutorium zu Digitale Signalverarbeitung (WS 2022/2023, optional, Tutorium, 1 SWS, Heinrich Löllmann)

Empfohlene Voraussetzungen:

Vorlesung Signale und Systeme I & II

Es wird empfohlen, folgende Module zu absolvieren, bevor dieses Modul belegt wird:

Signale und Systeme II

Signale und Systeme I

Inhalt:

The course assumes familiarity with basic theory of discrete-time deterministic signals and linear systems and extends this by a discussion of the properties of idealized and causal, realizable systems (e.g., lowpass, Hilbert transformer) and corresponding representations in the time domain, frequency domain, and z-domain. Thereupon, design methods for recursive and nonrecursive digital filters are discussed. Recursive systems with prescribed frequency-domain properties are obtained by using design methods for Butterworth filters, Chebyshev filters, and elliptic filters borrowed from analog filter design. Impulse-invariant transform and the Prony-method are representatives of the considered designs with prescribed time-domain behaviour. For nonrecursive systems, we consider the Fourier approximation in its original and its modified form introducing a broad selection of windowing functions. Moreover, the equiripple approximation is introduced based on the Remez-exchange algorithm.

Another section is dedicated to the Discrete Fourier Transform (DFT) and the algorithms for its fast realizations ('Fast Fourier Transform'). As related transforms we introduce cosine and sine transforms. This is followed by a section on nonparametric spectrum estimation. Multirate systems and their efficient realization as polyphase structures form the basis for describing analysis/synthesis filter banks and discussing their applications.

The last section is dedicated to investigating effects of finite wordlength as they are unavoidable in any realization of digital signal processing systems.

A corresponding lab course on DSP will be offered in the winter term.

Lernziele und Kompetenzen:

Die Studierenden

- analysieren zeitdiskrete lineare zeitinvariante Systeme durch Ermittlung der beschreibenden Funktionen und Parameter
- wenden grundlegende Verfahren zum Entwurf zeitdiskreter Systeme an und evaluieren deren Leistungsfähigkeit
- verstehen die Unterschiede verschiedener Methoden zur Spektralanalyse und können damit vorgegebene Signale analysieren
- verstehen die Beschreibungsmethoden von Multiraten-Systemen und wenden diese zur Beschreibung von Filterbänken an
- kennen elementare Methoden zur Analyse von Effekten endlicher Wortlängen und wenden diese auf zeitdiskrete lineare zeitinvariante Systeme an

The students

- analyze discrete-time linear time-invariant systems by determining the describing function and parameters

- apply fundamental approaches for the design of discrete-time systems and evaluate their performance
- understand the differences between various methods for spectral analysis and apply them to the analysis of given signals
- understand methods to represent multirate systems and apply them for the representation of filter banks
- know basic methods for the analysis of finite word length effects and apply them to discrete-time linear time-invariant systems.

Literatur:

Empfohlene Literatur/ Recommended Reading:

1. J.G. Proakis, D.G. Manolakis: Digital Signal Processing. 4th edition. Prentice Hall, Englewood Cliffs, NJ, 2007.
2. A.V. Oppenheim, R.V. Schaffer: Digital Signal Processing. Prentice Hall, Englewood Cliffs, NJ, 1975.
3. K.D. Kammeyer, K. Kroschel: Digitale Signalverarbeitung: Filterung und Spektralanalyse mit MATLAB®-Übungen . 8. Aufl. Teubner, Stuttgart, 2012

Verwendbarkeit des Moduls / Einpassung in den Musterstudienplan:

Das Modul ist im Kontext der folgenden Studienfächer/Vertiefungsrichtungen verwendbar:

[1] Elektrotechnik, Elektronik und Informationstechnik (Bachelor of Science)

(Po-Vers. 2019w | TechFak | Elektrotechnik, Elektronik und Informationstechnik (Bachelor of Science) | Gesamtkonto | Studienrichtung Informationstechnik | Kern- und Vertiefungsmodule Informationstechnik | Kernmodule Informationstechnik | Digitale Signalverarbeitung)

Dieses Modul ist daneben auch in den Studienfächern "123#67#H", "Artificial Intelligence (Master of Science)", "Berufspädagogik Technik (Bachelor of Science)", "Berufspädagogik Technik (Master of Education)", "Communications and Multimedia Engineering (Master of Science)", "Computational Engineering (Master of Science)", "Computational Engineering (Rechnergestütztes Ingenieurwesen) (Bachelor of Science)", "Computational Engineering (Rechnergestütztes Ingenieurwesen) (Master of Science)", "Elektromobilität-ACES (Bachelor of Science)", "Elektromobilität-ACES (Master of Science)", "Elektrotechnik, Elektronik und Informationstechnik (Master of Science)", "Informatik (Master of Science)", "Informations- und Kommunikationstechnik (Bachelor of Science)", "Mathematik (Bachelor of Science)", "Mechatronik (Master of Science)", "Medizintechnik (Bachelor of Science)", "Medizintechnik (Master of Science)", "Technomathematik (Bachelor of Science)", "Wirtschaftsingenieurwesen (Bachelor of Science)", "Wirtschaftsingenieurwesen (Master of Science)" verwendbar.

Studien-/Prüfungsleistungen:

Digitale Signalverarbeitung (Prüfungsnummer: 35001)

(englische Bezeichnung: Digital Signal Processing)

Prüfungsleistung, Klausur, Dauer (in Minuten): 90

Anteil an der Berechnung der Modulnote: 100%

weitere Erläuterungen:

Fernprüfungen werden in begründeten Ausnahmefällen angeboten.

Remote exams will be offered in exceptional cases.

Erstablesung: WS 2022/2023, 1. Wdh.: SS 2023

1. Prüfer: Walter Kellermann
